

# 嘉雨思科技股份有限公司

主講人：高妙斌 總經理

2025年11月26日

# 免責聲明

- 本簡報及同時發布之相關訊息所提及之預測性資訊，係本公司基於內部資料及外部整體經濟發展現況所預測之資訊，具有風險及不確定性，投資人應審慎評估。
- 本公司未來實際所可能產生的營運結果、財務狀況及業務成果，可能與預測性資訊有所差異，其原因可能來自各種因素，包括但不限於市場需求、價格波動、競爭態勢、各種政策法令與金融經濟現況之改變，以及其他本公司無法掌控之風險等因素，本公司無義務因實際發生之事件主動更新或修訂該等預測性資訊。
- 本簡報中所提供之資訊，係反應本公司截至目前為止對於未來的看法，並未明示或暗示地表達或保證其具有正確性、完整性或可靠性。對於這些看法，未來若有變更或調整時，本公司並不負有更新或修正之責任。

# CONTENTS

壹、關於嘉雨思

貳、技術能力、產品發展佈局  
及未來研發方向

參、營運績效

肆、公司治理及企業社會責任

# 壹、關於嘉雨思

# 一、公司概況

■ 公司名稱：嘉雨思科技股份有限公司(公開發行代號：6921)

■ 創立日期：西元2020年1月2日

■ 資本額：新臺幣 300,679,410 元整

■ 地址：新北市中和區連城路268號5樓之2

■ 電話：(02)8227-8678

■ 員工人數：27人(2025.11.26)

■ 董事長：朱德祥

嘉澤端子工業(股)公司-董事長

嘉雨思科技(股)公司 -董事長

總經理：高妙斌

美國愛達荷大學電機系碩士

Intel(美商英特爾)-資深IC設計工程師

## 二、公司沿革

年度	重要紀事
2020年	<ul style="list-style-type: none"><li>嘉雨思科技股份有限公司設立登記，實收資本額為新台幣27,668仟元。</li><li>設計開發JYS13002 (USB4.0/DP2.0 Cable Re-driver)。</li></ul>
2021年	<ul style="list-style-type: none"><li>辦理現金增資22,100仟元，實收資本額為49,768仟元。</li><li>設計開發JYS13004 (PCIe Gen5 Re-driver and CXL Cable)。</li><li>設計開發JYS13008 (PCIe Gen5 Re-driver+Mux/DeMux)。</li><li>辦理現金增資126,832仟元，實收資本額為176,600仟元。</li><li>高速傳輸IC晶片通過國際大廠產品認證。</li><li>高速傳輸IC晶片JYS13008上市。</li><li>辦理現金增資111,929仟元，實收資本額為288,529仟元。</li></ul>
2022年	<ul style="list-style-type: none"><li>引進策略性投資人-祥碩科技股份有限公司。</li><li>辦理現金增資85,050仟元，實收資本額為300,679仟元。</li><li>設計開發JYS13016 (PCIe 5.0 X16 Linear Re-driver)。</li></ul>

## 二、公司沿革

年度	重要紀事
2022年	• 購置辦公室，地址：新北市中和區連城路268號5樓之2、3。
	• 股票公開發行，代號6921。
	• 設計開發JYS13004PE系列 (PCIe 5.0/CXL X2 Linear Re-driver)。
	• 通過ISO9001及ISO14001驗證。
2023年	• 設計開發JYS13004PE系列 (DisplayPort 2.1 Linear Re-driver)。
	• 設計開發JYS13008MF系列 (PCIe 5.0 Re-driver+Mux/DeMux)。
2024年	• 設計開發JYS15002CE系列 (USB4 v.2/ DisplayPort 2.1 Linear Re-driver with AUX switch integrated)。
	• 設計開發JYS1702PG 系列( PCIe 6.0/CXL 3.0 Linear Re-driver)。
	• 購置辦公室，地址：新北市中和區連城路268號5樓之1。
	• 設計開發JYS1702O 系列( PCIe 6.0/USB4 v.2 Linear OE/EO Engine)。
2025年	• 設計開發JYS1702MJ系列( PCIe 6.0 Linear Re-driver+Mux/DeMux)。
	• 設計開發JYS1902Ax系列(112Gb/s Linear Re-driver)

# 三、經營團隊

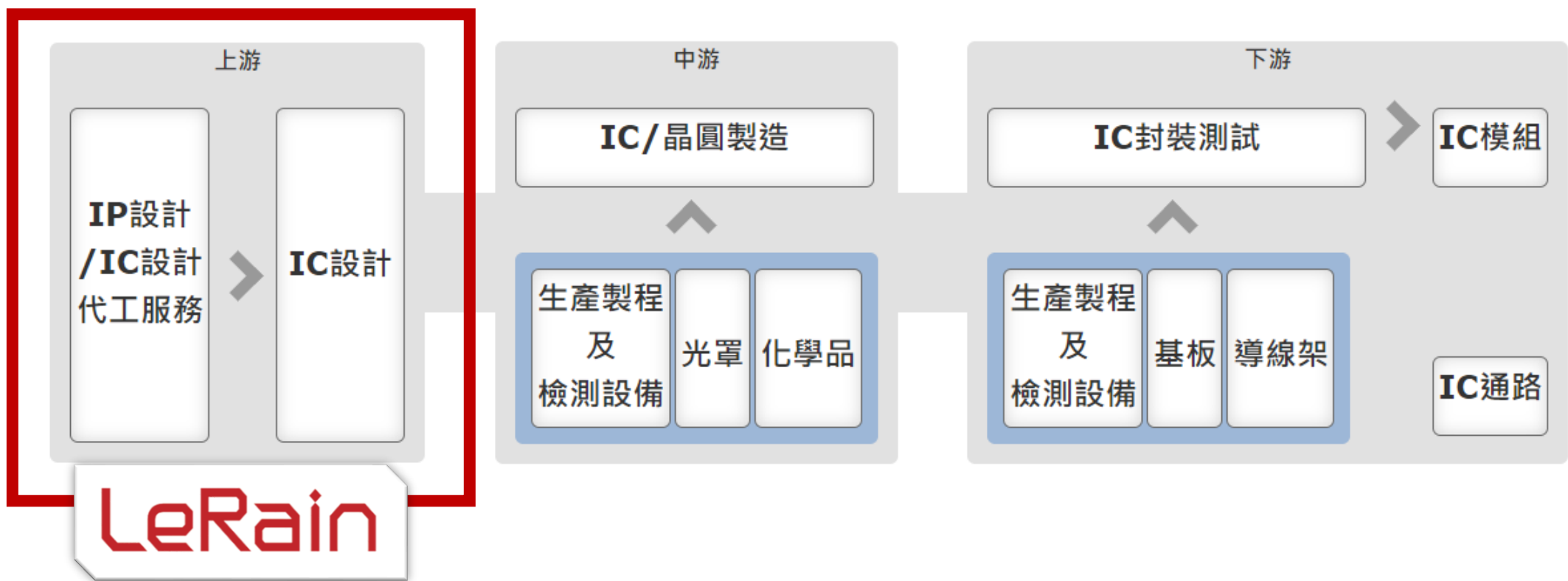
職務	姓名	主要學經歷
董事長	嘉澤端子工業(股)公司 代表人：朱德祥	<ul style="list-style-type: none"> <li>■ 嘉澤端子工業(股)公司董事長</li> <li>■ 嘉基科技(股)公司董事長</li> <li>■ 嘉雨思科技(股)公司董事長</li> </ul>
總經理	高妙斌	<ul style="list-style-type: none"> <li>■ 美國愛達荷大學電機系碩士</li> <li>■ Intel 資深IC設計工程師</li> </ul>
副總經理	呂曉迪	<ul style="list-style-type: none"> <li>■ 美國愛達荷大學計算機科學碩士</li> <li>■ VMware Inc., Palo Alto 資深軟體工程師</li> <li>■ HR, IT, ESG, Planning, Management</li> </ul>
副總經理	江欣哲	<ul style="list-style-type: none"> <li>■ Master's degree: University of Maryland- College Park</li> <li>■ Oracle US : Senior Mixed Signal Circuit Developer</li> <li>■ Intel : Senior Analog Design Engineer</li> <li>■ R&amp;D, Engineering, Technical Enabling</li> </ul>
技術長	鄭鴻儒	<ul style="list-style-type: none"> <li>■ Ph.D EECS, University of Michigan, Ann Arbor.</li> <li>■ Paracer, co-founder, parallel optical links. Later acquired by Strato.</li> <li>■ Intel, senior engineering manager, high-speed optical &amp; electrical interconnects.</li> </ul>
財務長	陳月卿	<ul style="list-style-type: none"> <li>■ 靜宜大學會計系學士</li> <li>■ 第一聯合會計師事務所經理</li> <li>■ 茂為歐買尬數位科技(股)公司財務長</li> </ul>

## 四、主要產品

主要產品	重要用途
<b>JYS13008MF</b>	訊號強化多工器IC，讓遊戲主機板、AI PC支援高速PCIe5.0
<b>JYS13004PE</b>	線性訊號等化晶片，讓伺服器、工作站、工業電腦主機板升級支援高速PCIe5.0
<b>JYS13002UE</b>	用於USB4.0/DP2.1的訊號強化IC，使線材長度增至2米以上
<b>JYS13016PP</b>	訊號強化IC，一次升級16 Lane讓伺服器主機板升級支援高速PCIe5.0
<b>JYS15002CE</b>	線性訊號等化晶片，支援伺服器、工作站、遊戲主機、筆記型電腦，支援PCIe5.0/USB4.0_v.2/DP2.1
<b>JYS1702PG</b>	PCIe6.0線性訊號等化晶片，伺服器、工作站、PC，
<b>JYS1702O</b>	PCIe6.0光通信線性訊號等化晶片+EO/OE Engine，AI伺服器光通信, Consumer optical cable

# 五、產業地位

✧ 本公司屬於上游之IC設計公司，所屬產業之上、中、下游關聯性圖示如下：



## 六、產製過程

本公司之營運模式為提供IC設計，主係進行電路設計、軟韌體整合及與客製化功能之開發，再委外進行生產與後段加工後銷售予客戶，公司並無設置廠房，產製過程請參閱下圖：



# 貳、技術能力、產品發展佈局及未來研發方向

一、技術能力

二、產品發展佈局

三、競爭優勢

四、未來研發方向

# 一、技術能力

## 關鍵核心技術

- 1 • 串接LRD (Linear Re-driver線性高頻訊號補償晶片)高頻補償技術
- 2 • 極低延遲、超低功耗之類比晶片架構
- 3 • 最佳化的晶片載板及封裝設計
- 4 • 可製造性設計以及特殊應用積體電路(ASIC)客製化方面的結合
- 5 • 相容性實驗室
- 6 • 光通訊晶片之研發與設計

# 一、技術能力

## 創新能力

1

• 技術與產品創新：與時俱進的高頻訊號補償晶片

2

• IC設計流程創新

3

• 高速傳輸介面之規格的制定

# • IC設計流程 創新

## 嘉雨思 晶片製程

IC Design

選擇 - Substrate疊構

估算 - 產品品質效能

Substrate Layout

模擬 - 產品品質效能

工程樣品製作

EVB量測

晶片信賴性測試

量產品製作

## 其他公司 晶片流程

IC Design

委外

封測廠處理

工程樣品製作

EVB量測

晶片信賴性測試

量產品製作

## 二、產品發展佈局

### 產品發展

2021

- 世界第一顆支援PCIe 5.0 Re-Driver IC
- 臺灣第一顆支援USB4.0 / DP2.0 Re-Driver IC

2022

- 世界第一個雙通道支援PCIe 5.0 及USB4.0 / DP2.0 Re-Driver IC

2023

- 臺灣第一個十六通道支援Server PCIe 5.0 Re-Driver IC

2024

- 世界第一顆4-channel TBT4/USB4.0/DP2.0 Full-function Re-Driver IC

2025

- PCIe Gen6 Re-Driver IC 完成驗證, 準備量產

## 二、產品發展佈局

### 產品榮譽



2021

- 榮列Intel官方認證PCIe推薦晶片廠商，與國際一流知名大廠並駕齊驅



2022

- 榮獲PCI-SIG協會官方認證推薦晶片



2024

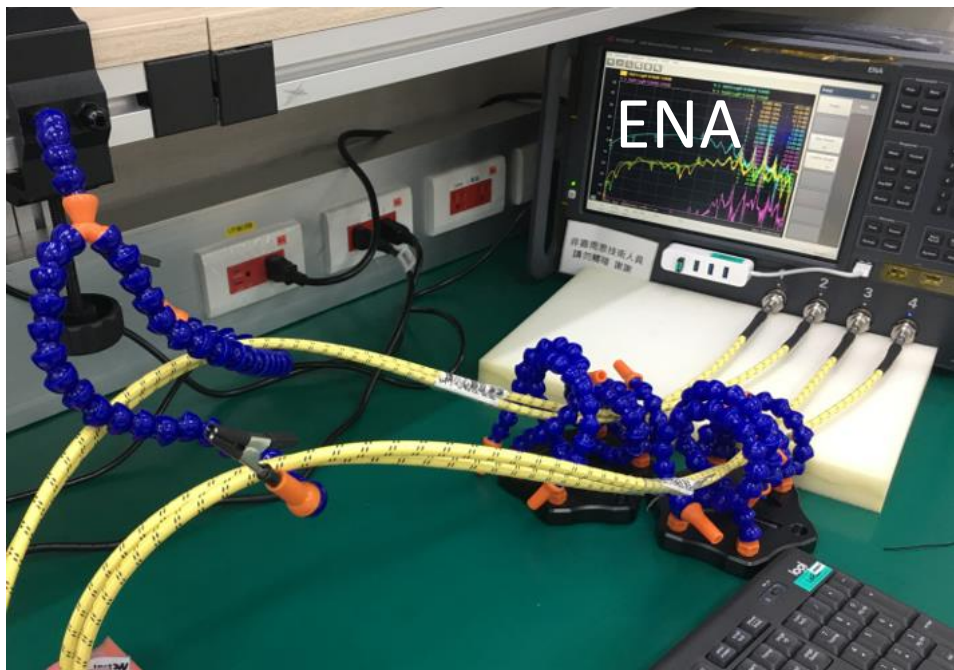
- 榮獲AMD & A-公司官方認證推薦晶片

### 技術自主

專利佈局

- 佈局完整，取得美國、臺灣與中國多項「發明」專利，持有率100%

# Lab Test Capability



System prototypes: for **Compatibility** test



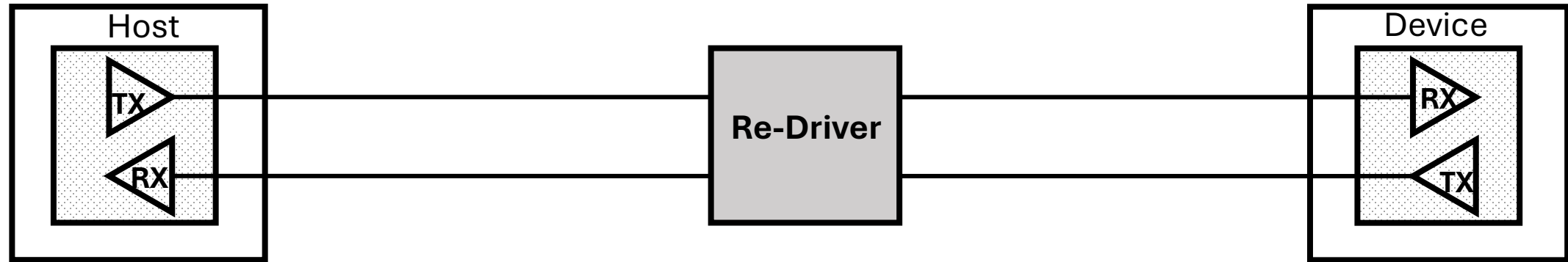
# Our Team

		2023年度	2024年度	2025第三季
學歷分佈	博士	1	1	1
	碩士	8	9	9
	大學	2	3	3
合計		11	13	13

✧ 核心技術研發團隊有4名成員來自全球知名半導體製造商，且IC設計服務平均有15餘年的相關經歷與實戰經驗。

✧ 研發人員以碩士學歷為主

# Re-Driver application



CPU  
GPU

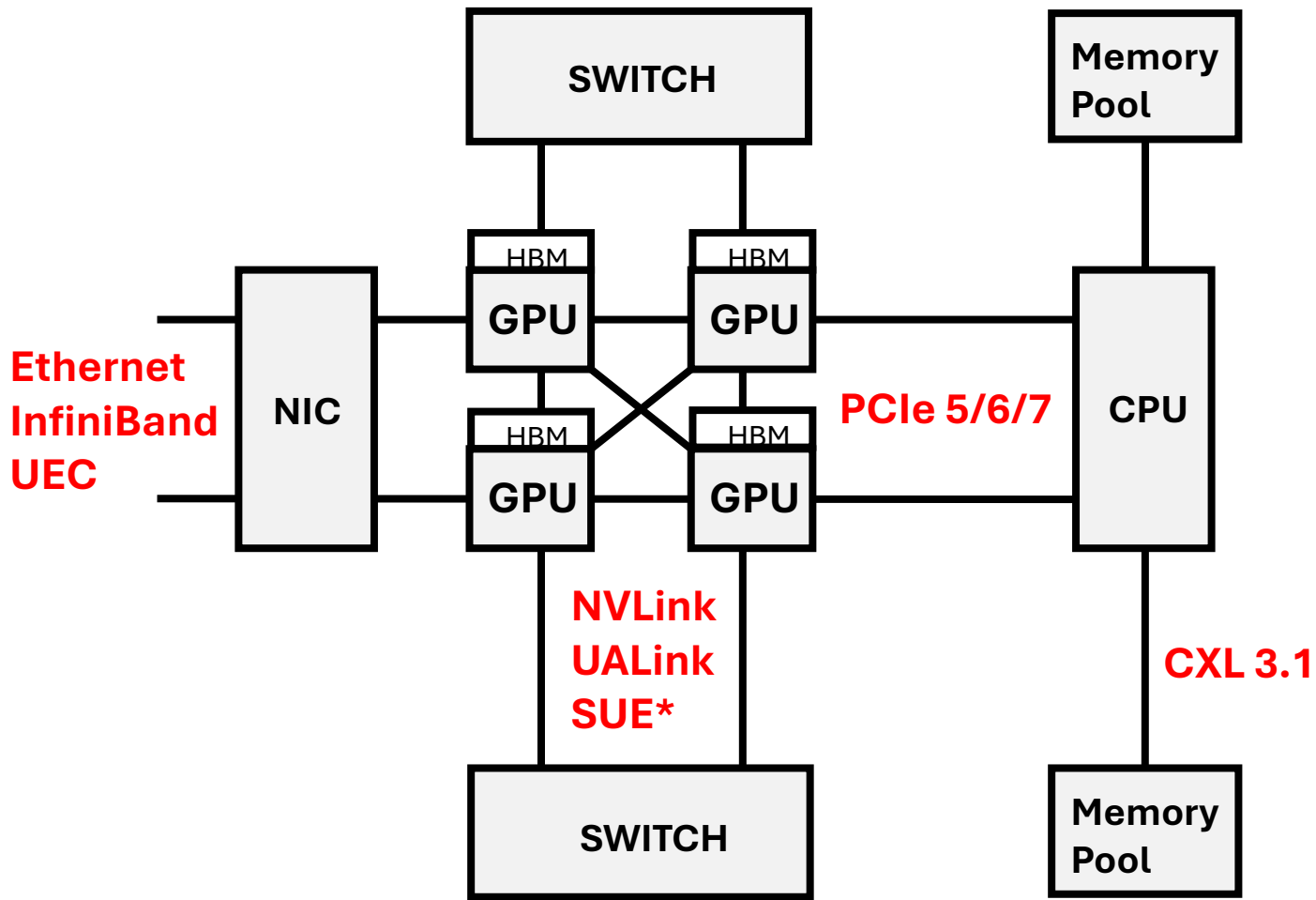
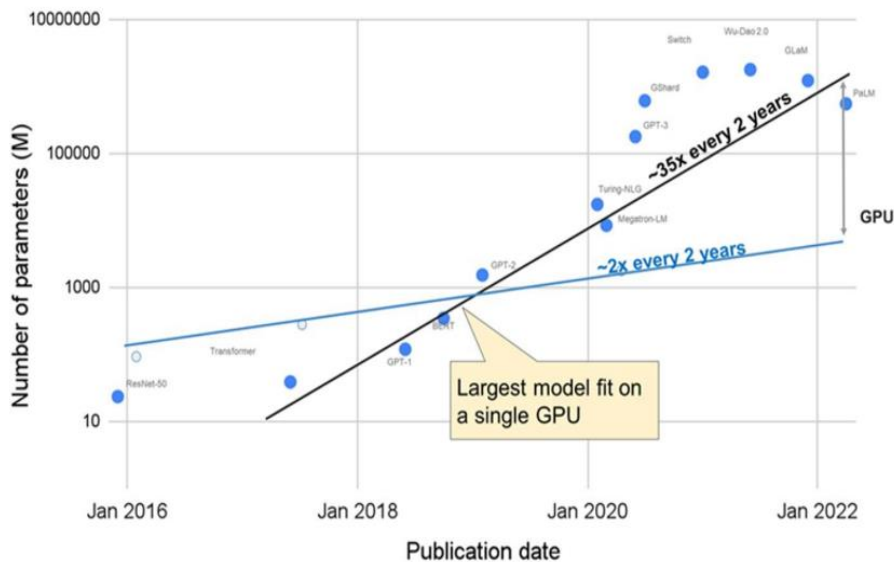
Display  
Memory  
SSD/GPU



	PCIe	USB	Display Port	Ethernet
PC	●	●	●	
Server (AI)	●		●	●
Cable	●	●	●	●

# LeRain Products:

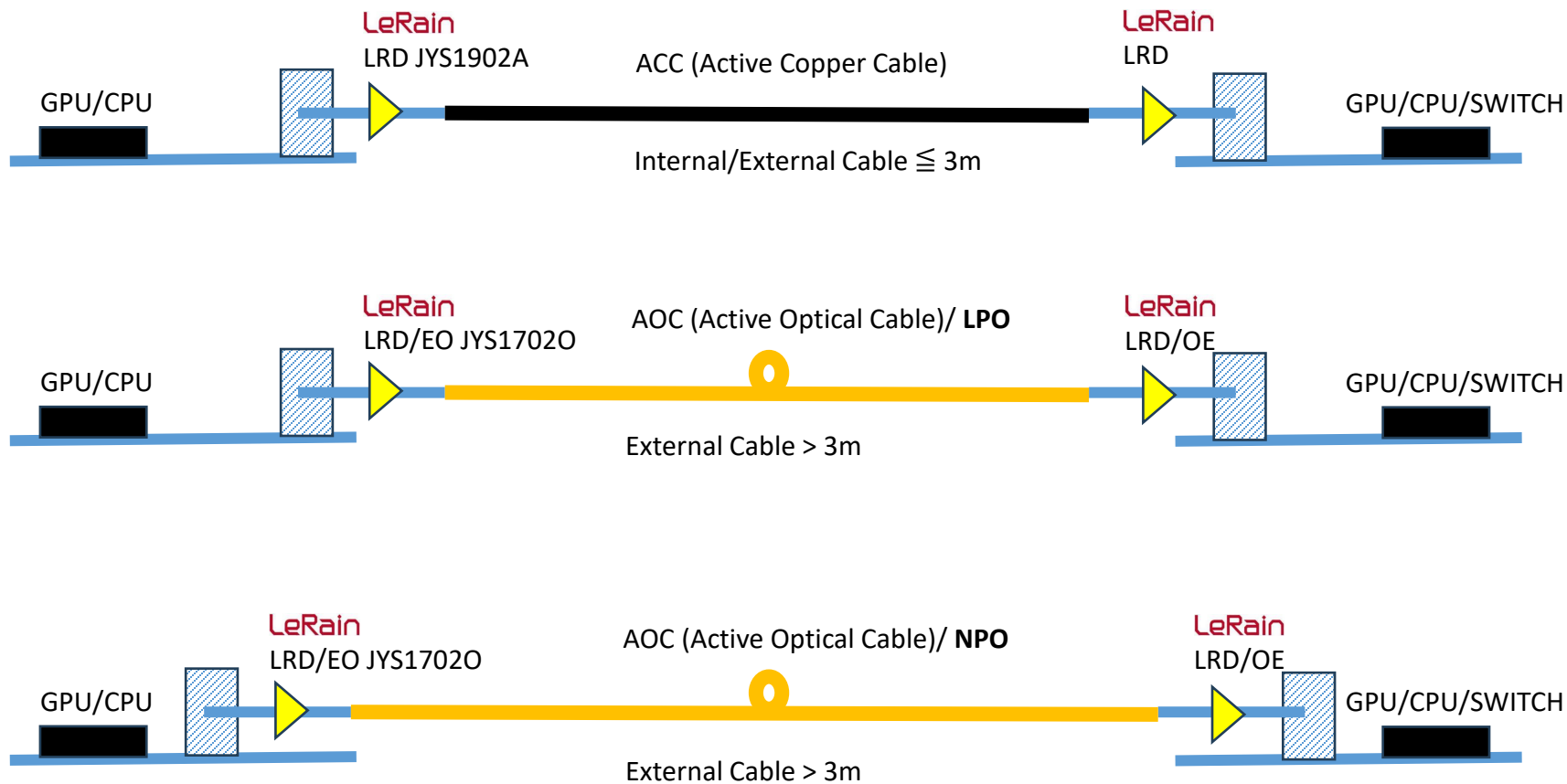
## Linear Re-Driver (LRD) and Optical IC for AI Scale-Up and Scale-Out Interconnect



\* Scale-Up Ethernet

# LeRain Products:

## Linear Re-Driver (LRD) and Optical IC for AI Scale-Up and Scale-Out Interconnect



# 參、營運績效

# 一、最近二年度及最近期銷售情形

單位：新台幣千元；%

主要產品	2023年度		2024年度		2025年前三季	
	金額	比率	金額	比率	金額	比率
USB/DP Linear Re-driver IC	905	0.83	10,610	6.99	6,798	4.52
PCIe/CXL Linear Re-driver IC	108,437	99.17	141,117	93.01	143,497	95.48
合計	<b>109,342</b>	100.00	<b>151,727</b>	100.00	<b>150,295</b>	100.00

## 二、獲利能力

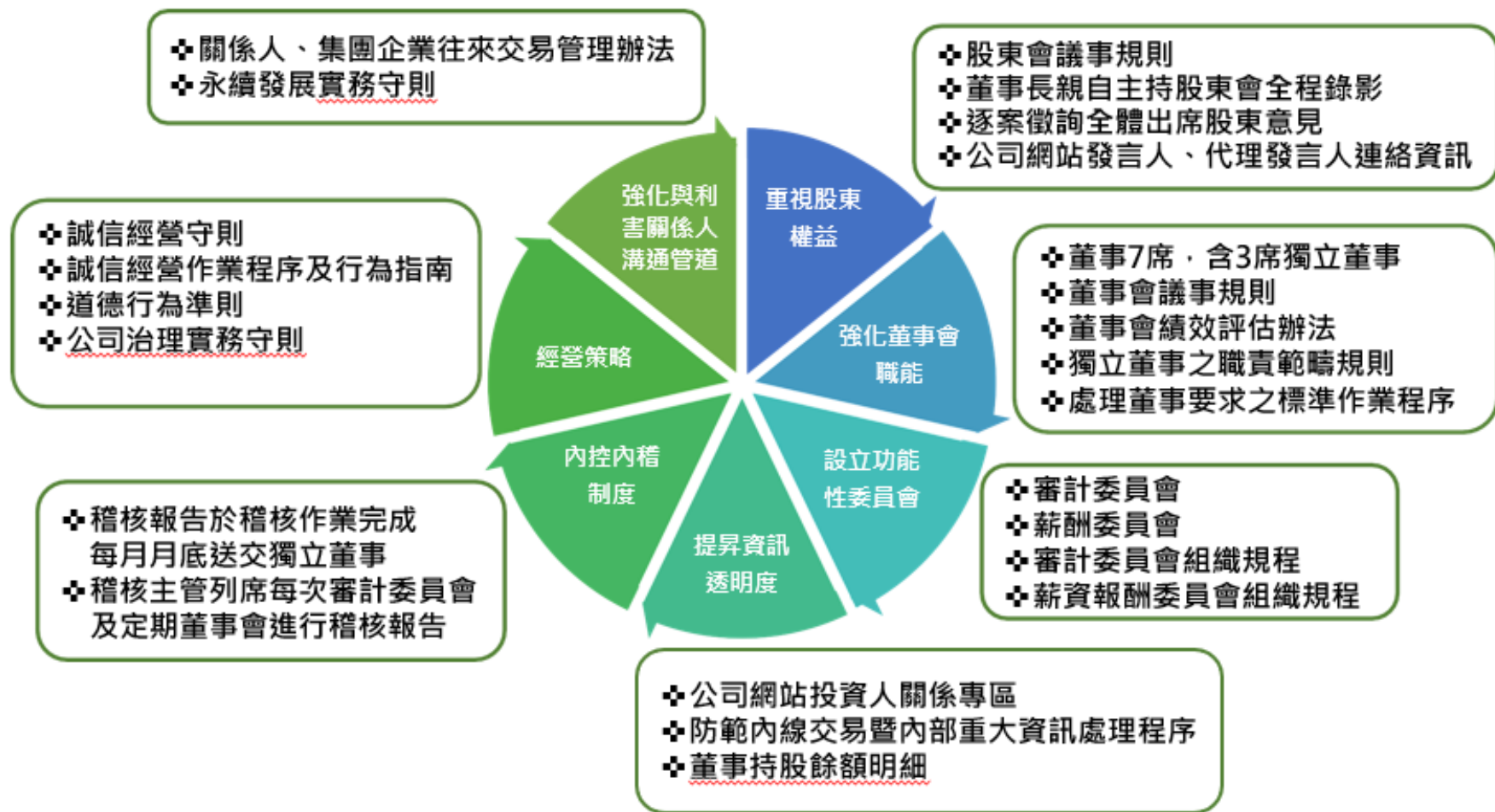
## 綜合損益表

幣別：新台幣千元

	2023年度		2024年度		2025年前三季	
	金額	%	金額	%	金額	%
營業收入	<b>109,342</b>	<b>100</b>	<b>151,727</b>	<b>100</b>	<b>150,295</b>	<b>100</b>
營業成本	29,223	27	52,292	34	63,942	43
營業毛利	80,119	73	99,435	66	86,353	57
營業費用						
推銷費用	6,268	6	5,798	4	4,238	3
管理費用	26,300	24	28,839	19	23,614	15
研發費用	40,748	37	52,947	35	44,856	30
營業費用合計	73,316	67	87,584	58	72,708	48
營業淨利	<b>6,803</b>	<b>6</b>	<b>11,851</b>	<b>8</b>	<b>13,645</b>	<b>9</b>
營業外收入及支出						
利息收入	2,146	2	4,383	3	2,231	1
利息費用	(428)	-	(1,092)	(1)	(790)	-
其他利益及損失	(1,519)	(2)	7,716	5	(8,876)	(6)
營業外收入及支出合計	199	-	11,007	7	(7,435)	(5)
稅前淨利	7,002	6	22,858	15	6,210	4

# 肆、公司治理及企業社會責任

# 一、公司治理運作架構



# 二、環保設施及實施執行成效

## 再生能源與環保措施

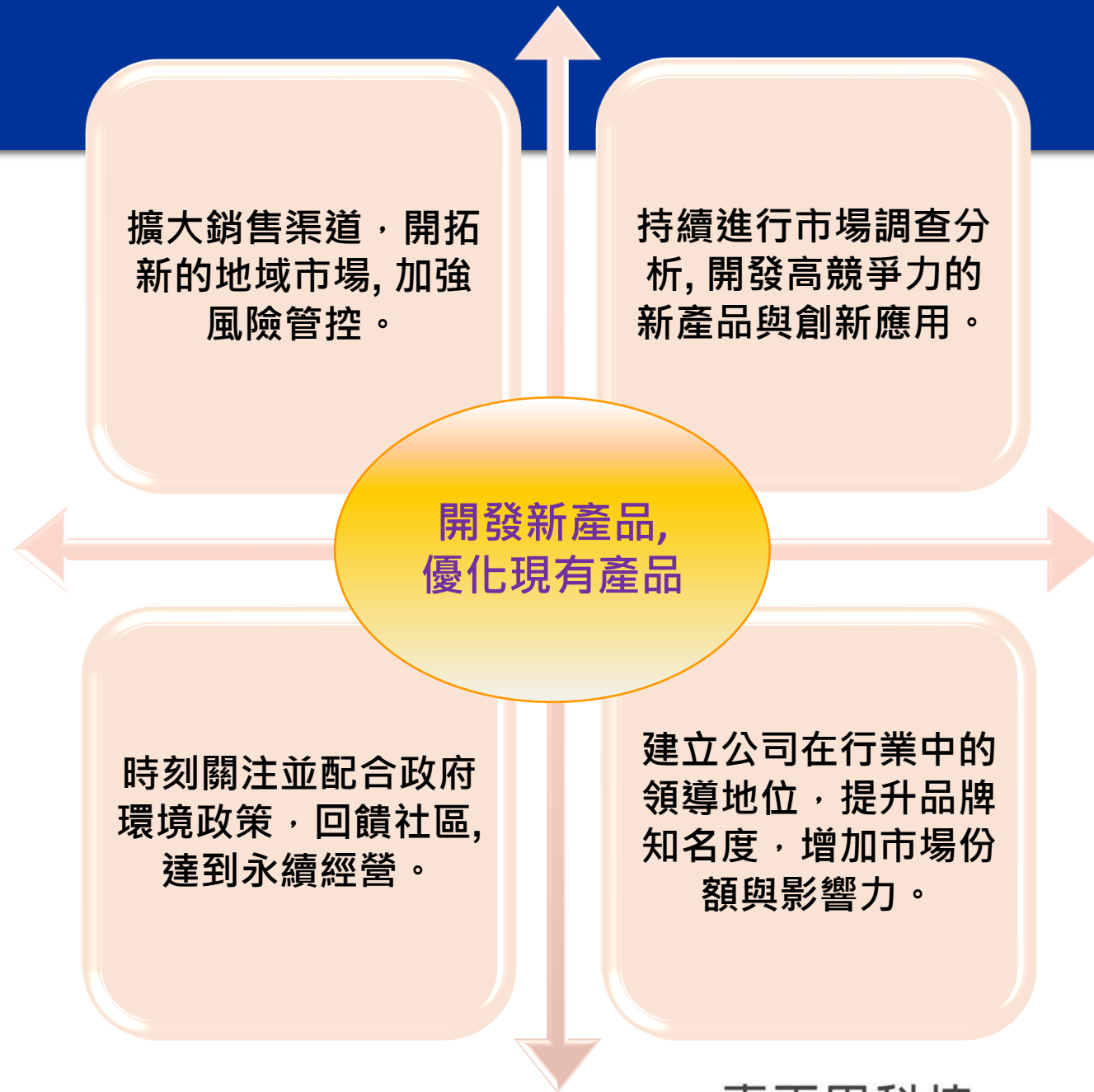
- 政府積極推動臺灣朝綠色再生能源轉型，本公司響應政府推廣的再生能源，且公司已導入ISO14001環境管理系統，並取得第三方認證。未來公司仍持續檢視每年度溫室氣體排放情形，作為持續改善及減量成效的依據。

節能減碳作為	內容
空調系統 節能方案	辦公大樓空調運作設定參數持續進行優化，以期達節能之效。
隔熱建材	大樓使用隔熱建材，有效防止室外熱能進入建築物內，達到節約能源之目的。
辦公室無紙化	本公司持續進行各項業務無紙化措施。

- 透過執行空調系統節能方案、改進機房作業環境、落實維護保養等作為減少電力消耗，進而減少碳排放。

# Summary & Future

	<i>PCIe</i>	<i>USB</i>	<i>DP</i>	<i>Ethernet</i>
<i>PC</i>	✓	✓	✓	
<i>Server (AI)</i>	✓		✓	✓
<i>Active Cable</i>	✓	✓	✓	✓
<i>Optical</i>	✓	✓	✓	✓



以創新為驅動，為數位化未來打下堅實基礎  
不僅是您邁向卓越的催化劑，更是您成就創新的推手

專業高速通訊IC設計  
嘉雨思科技

**Thank You**